

PLAN DOCENTE DE LA ASIGNATURA¹

Curso académico: 2021/2022

Identificación y características de la asignatura			
Código ²	501086	Créditos ECTS	6
Denominación (español)	Electrónica Analógica		
Denominación (inglés)	Analog Electronics		
Titulaciones ³	Grado en Ingeniería Electrónica y Automática (Rama Industrial) Grado en Ingeniería Mecánica (Rama Industrial)		
Centro ⁴	Escuela de Ingenierías Industriales		
Semestre	6º	Carácter	Obligatorio
Módulo	Tecnología específica de electrónica industrial y automática Optatividad		
Materia	Electrónica Diversificación en Ingeniería Electrónica Industrial y Automática		
Profesor/es			
Nombre	Despacho	Correo-e	Página web
Raquel Pérez-Aloe Valverde	D1.3	raquel@unex.es	http://campusvirtual.unex.es/
Área de conocimiento	Tecnología Electrónica		
Departamento	Ingeniería Eléctrica, Electrónica y Automática		
Profesor coordinador ⁵ (si hay más de uno)	Raquel Pérez-Aloe Valverde		
Competencias⁶ (ver tabla en http://bit.ly/competenciasGrados)			

¹ En los casos de planes conjuntos, coordinados, intercentros, pceos, etc., debe recogerse la información de todos los títulos y todos los centros en una única ficha.

² Si hay más de un código para la misma asignatura, ponerlos todos.

³ Si la asignatura se imparte en más de una titulación, consignarlas todas, incluidos los PCEOs.

⁴ Si la asignatura se imparte en más de un centro, incluirlos todos


⁵ En el caso de asignaturas intercentro, debe rellenarse el nombre del responsable intercentro de cada asignatura

⁶ Deben ajustarse a lo recogido en la memoria verificada del título; en particular:

-En tabla de *competencias*: CG10 a CG12 no son elegibles en GITI; CG12 solo es elegible en GIMat; CT8 a CT10 no son elegibles en GITI; CETE1 a CETE8 son elegibles en GIMec; CETE1 a CETE10 son elegibles en GIE; CETE1 a CETE11 son elegibles en GIMat y GIEyA; CETE1 a CETE20 son elegibles en GITI.

-En *metodologías docentes* se muestran dos tablas, la primera es la que hay que elegir para los Grados: GIE, GIEyA, GIMec y GIMat; la segunda para GITI; en asignaturas comunes elijase la primera. Eliminar la que no proceda.

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05
Observaciones		Página	1/9
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==		



Competencias Básicas	Marcar con una " X"	Competencias Generales	Marcar con una " X"	Competencias Transversales	Marcar con una " X"	Competencias Específicas FB	Marcar con una " X"	Competencias Específicas CRT	Marcar con una " X"	Competencias Específicas TE	Marcar con una " X"	Competencias Específicas TE y CETFG	Marcar con una " X"
CB1		CG1	X	CT1	X	CEFB1		CECRI1		CETE1		CETE11	
CB2		CG2	X	CT2	X	CEFB2		CECRI2		CETE2		CETE12	X
CB3		CG3	X	CT3	X	CEFB3		CECRI3		CETE3		CETE13	
CB4		CG4	X	CT4	X	CEFB4		CECRI4		CETE4		CETE14	
CB5		CG5	X	CT5	X	CEFB5		CECRI5		CETE5		CETE15	
		CG6	X	CT6	X	CEFB6		CECRI6		CETE6		CETE16	X
		CG7	X	CT7	X			CECRI7		CETE7		CETE17	
		CG8	X	CT8	X			CECRI8		CETE8		CETE18	
		CG9	X	CT9	X			CECRI9		CETE9		CETE19	
		CG10	X	CT10	X			CECRI10		CETE10		CETE20	
		CG11	X					CECRI11				CETFG	
		CG12						CECRI12					

Contenidos

Breve descripción del contenido⁶

Diseño, especificaciones y aplicaciones de circuitos analógicos.

Este contenido se estructura en los siguientes bloques temáticos:

- **Etapas Simples de Ganancia (Bloque temático 1: Temas 1-2):**

Se pretende que el alumno revise el modo de operación y modelado de los transistores bipolares y MOS, y su utilización en la configuración de las etapas más simples de ganancia. También en este bloque el alumno se familiarizará con la metodología a seguir en el análisis de la influencia de las diferentes capacidades (físicas y parásitas) en la respuesta en frecuencia de los diferentes circuitos analógicos.

- **Circuitos Electrónicos Analógicos Básicos (Bloque temático 2: Temas 3 y 4):**

En este bloque temático a partir de las estructuras amplificadoras más simples ya analizadas, se estudian los bloques electrónicos que permiten el diseño de circuitos analógicos más complejos.

- **Realimentación (Bloque temático 3: Tema 5):**

Se pretende dar a conocer al alumno la estructura general de un circuito realimentado, las ventajas e inconvenientes de dicha estructura, así como las pautas para el análisis de este tipo de circuitos. Se analizarán diferentes estructuras con amplificadores operacionales.

Temario de la asignatura

Denominación del tema 0: Presentación de la asignatura

Contenidos del tema 0:

- 0.1 Organización de la asignatura
- 0.2 Sistema de Evaluación de la asignatura
- 0.3 Material necesario para su desarrollo
- 0.4 Repaso de conocimientos previos necesarios

Denominación del tema 1: Etapas simples de ganancia

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05
Observaciones		Página	2/9
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==		



Contenidos del tema 1:

- 1.1 Concepto de amplificación, curva de transferencia, polarización, amplificadores de voltaje, corriente, potencia y eficiencia
- 1.2 Conceptos de operación en pequeña señal y gran señal. Concepto de distorsión
- 1.3 Redes de polarización
- 1.4 Estructuras básicas, terminales de alta y baja impedancia
- 1.5 Estructuras amplificadoras en emisor (fuente), base (puerta), colector (drenador) común

Actividades prácticas:

- L.1 Práctica 1: Amplificador BJT en configuración de emisor, base o colector común. Práctica experimental en Laboratorio D.1.17. (2 h)
- LD.1 Sesión 1 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)

Denominación del tema 2: Respuesta en frecuencia

Contenidos del tema 2:

- 2.1 Espectro en frecuencia de señales
- 2.2 Función de transferencia de un amplificador
- 2.3 Respuesta en frecuencia de redes de una única constante de tiempo
- 2.4 Concepto de polo dominante y secundario
- 2.5 Determinación aproximada de las constantes de tiempo: constantes de tiempo en circuito abierto y en cortocircuito
- 2.6 Respuesta en frecuencia de amplificadores

Actividades prácticas:

- L.2 Práctica 2: Amplificador BJT en configuración de emisor, base o colector común. Respuesta en Frecuencia. Práctica experimental en Laboratorio D.1.17. (4 h)
- LD.2 Sesión 2 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)

Denominación del tema 3: Etapas de Salida

Contenidos del tema 3:

- 3.1 Concepto de amplificador de potencia: requerimientos
- 3.2. Operación en clase A, B y clase AB
- 3.3 Curvas de transferencia, disipación de potencia y eficiencia en la conversión de potencia

Actividades prácticas:

- LS.1 Práctica 3: Etapas de salida en clase A, B y AB. Práctica de Simulación en Laboratorio D.1.17 (2 h)
- LD.3 Sesión 3 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)

Denominación del tema 4: El par diferencial

Contenidos del tema 4:

- 4.1 Estructura basada en BJT y MOS, operación, análisis en gran señal
- 4.2 Respuesta a señales diferenciales, ganancia diferencial, offset, desapareamientos
- 4.3 Respuesta a señales comunes, concepto de CMRR, rango de entrada en modo común (CMR)
- 4.4 Pares diferenciales con cargas activas

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora	
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05	
Observaciones		Página	3/9	
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==			

<p>Actividades prácticas:</p> <p>LD.4 Sesión 4 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)</p> <p>LD.5 Sesión 5 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)</p>								
<p>Denominación del tema 5: Realimentación</p> <p>Contenidos del tema 5:</p> <p>5.1 Estructura general y análisis de un sistema realimentado, ventajas e inconvenientes de la realimentación</p> <p>5.2 Análisis de las diferentes topologías de realimentación</p> <p>5.3 Efecto de la realimentación en los polos del sistema, inestabilidad y compensación</p> <p>Actividades prácticas:</p> <p>LD.6 Sesión 6 de Diseño de Proyectos en Laboratorio D.1.17 (2 h)</p> <p>LD.7 Sesión 7 de Diseño de Proyectos en Laboratorio D.1.17 (2,5 h)</p>								
Actividades formativas⁷								
Horas de trabajo del estudiante por tema		Horas Gran grupo	Actividades prácticas				Actividad de seguimiento	No presencial
Tema	Total	GG	PCH	LAB	ORD	SEM	TP	EP
0	6	1		0	0		0	5
1	30,5	6		4	0		0,5	20
2	21,5	5		6	0		0,5	10
3	19,5	3		4	0		0,5	12
4	31,5	6		4	0		1	20,5
5	23	6		4,5	0		0,5	12
Evaluación⁸								
Act. Ev.1								
Act. Ev.2								
...								
Prueba Final		18	3	0	0			15
TOTAL		150	30	22,5	0		3	94,5
<p>GG: Grupo Grande (100 estudiantes).</p> <p>PCH: prácticas clínicas hospitalarias (7 estudiantes)</p> <p>LAB: prácticas laboratorio o campo (15 estudiantes)</p> <p>ORD: prácticas sala ordenador o laboratorio de idiomas (30 estudiantes)</p> <p>SEM: clases problemas o seminarios o casos prácticos (40 estudiantes).</p> <p>TP: Tutorías Programadas (seguimiento docente, tipo tutorías ECTS).</p> <p>EP: Estudio personal, trabajos individuales o en grupo, y lectura de bibliografía.</p>								
Metodologías docentes⁶								

⁷ Esta tabla debe coincidir exactamente con lo establecido en la ficha 12c de la asignatura.

⁸ Indicar el número total de horas de evaluación de esta asignatura.

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora	
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05	
Observaciones		Página	4/9	
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==			

De entre las metodologías docentes incluidas en el plan de estudios del título, en la presente asignatura se utilizan las siguientes:

Metodologías docentes	Se indican con una "X" las utilizadas
1. Explicación y discusión de los contenidos teóricos.	X
2. Resolución, análisis y discusión de ejemplos de apoyo o de problemas previamente propuestos.	X
3. Exposición de trabajos previamente encargados a los estudiantes.	X
4. Desarrollo en laboratorio, aula de informática, campo, etc., de casos prácticos.	X
5. Resolución de dudas puntuales en grupos reducidos, para detectar posibles problemas del proceso enseñanza-aprendizaje y guía en los trabajos, prácticas y estudio del estudiante.	X
6. Búsqueda de información previa al desarrollo del tema o complementaria una vez que se han realizado actividades sobre el mismo.	X
7. Elaboración de trabajos, individualmente o en grupos.	X
8. Estudio de cada tema, que puede consistir en: estudios de contenidos, preparación de problemas o casos, preparación del examen, etc.	X
9. Visitas técnicas a instalaciones	

La actividad formativa presencial de **Grupo Grande** se desarrollará en el aula asignada por el Centro utilizando el material didáctico que estará disponible con anterioridad en el espacio reservado para la asignatura en el Campus Virtual de la UEx. Los desarrollos de aquellos contenidos que, o bien sean novedosos para el alumno, o bien pudieran tener alguna dificultad, se explicarán con toda clase de detalles en la pizarra.

Con respecto a las actividades formativas de **Laboratorio**, éstas se han dividido a su vez en tres tipos de actividades:

- Las denominadas **L1-L2** que son prácticas experimentales de **Laboratorio** en las cuales a cada grupo de prácticas se le plantea el diseño de un amplificador con transistores BJT, el cual debe cumplir una serie de requisitos en lo referente a ganancia y ancho de banda. Se desarrollarán en el laboratorio D.1.17, y consistirán en el análisis teórico, simulación mediante herramienta CAD (OrCAD 16.6 32b u OrCAD 17.2 64b en sus versiones LITE para estudiantes), montaje y test de amplificadores estudiados en clases teóricas. Para un mayor aprovechamiento por parte del alumno de las horas dedicadas a esta actividad, antes del comienzo de la misma, el alumno deberá presentar resuelto un cuestionario (*prelab*) acerca del contenido a desarrollar en el laboratorio. Una vez finalizada, el grupo deberá elaborar y someter a evaluación un informe en donde se analicen los resultados experimentales obtenidos. Dado que los grupos de prácticas están formados por dos estudiantes podemos considerar que esta actividad, además de alinearse con las propias competencias del título mencionadas anteriormente, se alinean con aquellas relacionadas con el bloque de competencias transversales establecido por ENAEE:

6.1 (CTE1) - Funcionar de forma efectiva tanto de forma individual como en equipo.

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora	
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05	
Observaciones		Página	5/9	
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==			

6.2 (CTE2) - Utilizar distintos métodos para comunicarse de forma efectiva con la comunidad de ingenieros y con la sociedad en general.

- La denominada **LS1** que es una práctica de **simulación de comportamiento** de circuitos de etapas de salida en sus diferentes versiones. Con esta actividad se pretende analizar en profundidad conceptos ya presentados en las clases teóricas, utilizando herramientas CAD de simulación de acceso libre al alumnado. Con este uso queremos concienciar al estudiante sobre el compromiso con la ética profesional de tal forma que, en parte, trabajaríamos la competencia transversal 6.3 de ENAEE relacionada con,

6.3 (CTE3) - Demostrar conciencia sobre la responsabilidad de la aplicación práctica de la ingeniería, el impacto social y ambiental, y compromiso con la ética profesional, responsabilidad y normas de la aplicación práctica de la ingeniería.

- Por último, las actividades que hemos venido a denominar **LD1-LD7**, se dedican al desarrollo, por parte de grupos de estudiantes previamente configurados (habitualmente grupos de 3 estudiantes), de **proyectos de diseño** de circuitos electrónicos que son de utilidad en el entorno de la ingeniería electrónica industrial y automática. De esta forma este tipo de sesiones prácticas nos permite llevar a cabo un tipo de metodología de **Aprendizaje Basado en Proyectos (ABP)** que creemos resulta muy apropiada para los alumnos que cursen esta asignatura. Al finalizar el proyecto, cada grupo de estudiantes debe entregar un informe del mismo y presentar el prototipo realizado mostrando su funcionamiento. Además de las competencias propias del título que se desarrollan con este tipo de actividad, estas competencias se estarían ampliando a las correspondientes transversales de ENAEE CTE1 y CTE2 descritas anteriormente.

Las **actividades de seguimiento** se desarrollarán dentro del horario asignado por el Centro a Tutorías Programadas.


Resultados de aprendizaje⁶

- Entender el funcionamiento de los componentes electrónicos en régimen lineal.
- Conocer, comprender y analizar el funcionamiento de los diferentes bloques fundamentales que configuran la base del diseño electrónico y los aspectos que inciden en las prestaciones de los mismos.
- Aprender los conceptos de amplificación, respuesta en frecuencia y realimentación en amplificadores analógicos.
- Mostrar la influencia de las diferentes capacidades (físicas y parásitas) en la respuesta en frecuencia de los diferentes bloques electrónicos.
- Identificar las diferentes topologías de realimentación analizando su influencia en las prestaciones de los circuitos y reconociendo sus ventajas e inconvenientes.
- Saber usar amplificadores operacionales y algunas de sus aplicaciones.

Sistemas de evaluación⁶

Criterios de evaluación

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05
Observaciones		Página	6/9
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==		



Se evaluarán los conocimientos teóricos y prácticos de la asignatura, atendiendo a los siguientes criterios:

CR11. Que el alumno domine el uso de las herramientas de CAD utilizadas en el desarrollo de la asignatura.

Relacionado con las competencias CB5, CG3, CT5, CETE2, CETE6.

CR12. Que el alumno sepa resolver los problemas propuestos, aplicando los conocimientos adquiridos en la asignatura.

Relacionado con las competencias [CB1-CB3], [CG4-CG9], CG11, [CT1-CT2], CT4, CT6, [CT8-CT10], CETE2, CETE6.

CR13. Que el alumno sepa comunicar y transmitir sus conocimientos con un lenguaje técnico apropiado dentro del campo de la electrónica analógica.

Relacionado con las competencias [CB1-CB4], [CG1-CG2], [CG9-CG11], [CT3-CT4], [CT6-CT9], CETE2, CETE6.

CR14. Que alumno haya adquirido destrezas relacionadas con él análisis de un circuito electrónico analógico por simple inspección, por la resolución de circuitos equivalentes, por simulación mediante herramientas CAD y/o por implementación y medida en el laboratorio.

Relacionado con las competencias [CB1-CB5], [CG3-CG11], [CT1-CT2], [CT4-CT6], CT10, CETE2, CETE6.

Actividades de evaluación:

De entre las actividades de evaluación incluidas en el plan de estudios del título, en la presente asignatura se utilizan las siguientes:

	Rango establecido	Convocatoria ordinaria	Convocatoria extraordinaria	Evaluación global
1. Examen final teórico/práctico y/o exámenes parciales acumulativos y/o eliminatorios.	0%-80%	60%	60%	60%
2. Aprovechamiento de actividades prácticas realizadas en: aula, laboratorio, sala de ordenadores, campo, visitas, etc.	0%-50%			
3. Resolución y entrega de actividades (casos, problemas, informes, trabajos, proyectos, etc.), individualmente y/o en grupo (GG, SL, ECTS).	0%-50%	40%	40%	40%
4. Participación activa en clase.	0%-10%			
5. Asistencia a las actividades presenciales.	0%-10%			


Descripción de las actividades de evaluación:

Para los estudiantes que elijan la evaluación continua

Actividad de evaluación 1.-Examen final

- Se realizará un único **examen final** que constará de la resolución de cuestiones teóricas y problemas sobre la materia explicada en la asignatura.
- Su peso sobre la nota final será del **60%**.
- Se puntuará sobre una **calificación máxima de 10**.
- Es necesario obtener una nota **mínima de 4** en esta actividad para poder computar las notas del resto de actividades. En aquellos casos en los que no se

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05
Observaciones		Página	7/9
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==		



consiga esta nota mínima y, sin embargo, el cómputo total de la nota supere la calificación de 5, la nota final que aparecerá en el **acta será de 4.5**.

- Es una actividad **RECUPERABLE**.

Actividad de evaluación 2.- Resolución y entrega de actividades

2.1 Entrega de informes de prácticas:

- Los **informes** deberán recoger el trabajo llevado a cabo a lo largo de las actividades prácticas de laboratorio.
- Su peso sobre la nota final será del **20%**.
- Se puntuará sobre una **calificación máxima de 10**.
- Para poder realizar la actividad de laboratorio correspondiente, antes del comienzo de la misma, se podrá solicitar al alumno **la resolución de un cuestionario** acerca del contenido de la actividad a realizar.
- Para poder presentar el informe es **obligatorio** haber asistido a las sesiones de prácticas permitiéndose faltar de forma justificada a una sesión.
- En el caso en el que un alumno no haya asistido a las sesiones prácticas de Laboratorio, para poder aprobar la asignatura tendrá que superar un **examen de prácticas**, cuya calificación será APTO/NO APTO.
- Es una actividad **NO RECUPERABLE**.

2.2 Entrega y defensa de un proyecto:

- Durante el curso se propondrá al alumno la elaboración y defensa de un proyecto de diseño electrónico.
- Su peso sobre la nota final será del **20%**.
- Se puntuará sobre una **calificación máxima de 10**.
- Esta actividad está calificada como **RECUPERABLE**.
- El estudiante que haya superado la asignatura en la convocatoria ordinaria sin necesidad de presentar y defender el proyecto, podrá hacerlo en la convocatoria extraordinaria con objeto de incrementar su nota. En este caso, la calificación final que aparecerá en el acta de la convocatoria ordinaria **será de 4.5**. Asimismo, se mantendrán en la convocatoria extraordinaria las calificaciones obtenidas en la ordinaria correspondientes a las actividades de evaluación 1 y 2.1.

Para los estudiantes que elijan la evaluación global

La evaluación global tendrá lugar el mismo día asignado al examen final de cada convocatoria por la Subdirección de Ordenación Académica de la E.II.II. Constará de las siguientes pruebas:

Actividad de evaluación 1.-Examen final

- Se realizará un **examen final** que constará de la resolución de cuestiones teóricas y problemas sobre la materia explicada en la asignatura.
- Su peso sobre la nota final será del **60%**.
- Se puntuará sobre una **calificación máxima de 10**.
- Es necesario obtener una nota **mínima de 4** en esta actividad para poder computar las notas del resto de actividades. En aquellos casos en los que no se consiga esta nota mínima y, sin embargo, el cómputo total de la nota supere la calificación de 5, la nota final que aparecerá en el **acta será de 4.5**.
- Es una actividad **RECUPERABLE**.

Actividad de evaluación 2.-Examen práctico

- Esta actividad consistirá en un **examen** en el que se evaluará, por una parte, la adquisición de destrezas relacionadas con las actividades prácticas realizadas a

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora	
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05	
Observaciones		Página	8/9	
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==			

lo largo del curso **(20%)** y por otra la capacidad del estudiante de desarrollar un proyecto de diseño electrónico **(20%)**.
 - Se puntuará sobre una **calificación máxima de 10**.
 Es una actividad **RECUPERABLE**.

Bibliografía (básica y complementaria)

Bibliografía Básica:

1. A. S. Sedra and K. C. Smith, Microelectronics Circuits (7/e), Oxford University Press, 2015.
2. B. Razavi, Fundamentals of Microelectronics, (2/e), Wiley 2012.
3. M. H. Rashid, Microelectronic Circuits: Analysis and Design, (2/e), Cengage Learning, 2010.

Bibliografía Complementaria:

4. A. Malvino, Principios de Electrónica (7/e), McGraw Hill, 2007.
5. A. R. Hambley, Electrónica (2/e), Prentice Hall, 2002.

Otros recursos y materiales docentes complementarios

Los disponibles en el espacio del Campus Virtual de la UEx asignado a la asignatura
<http://campusvirtual.unex.es/zonauex/avux/course/view.php?id=13551>

Código Seguro De Verificación:	xqSV7xXwuRyXT3eKxDgx5A==	Estado	Fecha y hora	
Firmado Por	Silvia Román Suero	Firmado	05/06/2022 23:32:05	
Observaciones		Página	9/9	
Url De Verificación	https://uex09.unex.es/vfirma/code/xqSV7xXwuRyXT3eKxDgx5A==			