

Agenda del Estudiante de la materia “Arquitectura e Ingeniería de Computadores”

1. Identificación y características de la materia

<i>Denominación</i>	Arquitectura e Ingeniería de Computadores			
<i>Curso y Titulación</i>	4º Curso. Ingeniería en Informática (66 ctos. LRU)			
<i>Área de conocimiento</i>	Arquitectura y Tecnología de Computadores			
<i>Departamento</i>	Tecnología de los Computadores y de las Comunicaciones			
<i>Carácter</i>	Troncal (6 ctos. LRU teoría + 3 ctos. LRU prácticas)			
<i>Duración ECTS (créditos)</i>	Anual		8,2 ECTS (205 horas)	
<i>Distribución ECTS (rangos)</i>	Grupo Grande: 30%	Seminario-Lab.: 15%	Tutoría ECTS: 0%	No presenciales: 55%
	61-62 horas	30-31 horas	0 horas	112-113 horas
<i>Descriptorios (según BOE)</i>	Arquitecturas paralelas. Arquitecturas orientadas a aplicaciones y lenguajes			
<i>Coordinador-Profesor/es</i>	Miguel Ángel Vega Rodríguez, Juan Manuel Sánchez Pérez, Julio Ballesteros Rubio			
<i>Tutorías complementarias (Miguel A. Vega Rodríguez)</i>	Despacho ARCO, planta baja, edificio de Investigación	Telf.: 927-257-263	Correo-e: mavega@unex.es	
	<ul style="list-style-type: none"> • Miércoles, jueves y viernes de 17:30 a 19:30. 			
<i>Tutorías complementarias (Juan M. Sánchez Pérez)</i>	Despacho 6, planta baja, pabellón de Informática	Telf.: 927-257-246	Correo-e: sanperez@unex.es	
	<ul style="list-style-type: none"> • Lunes, miércoles y jueves de 10:30 a 12:30. 			
<i>Tutorías complementarias (Julio Ballesteros Rubio)</i>	Despacho 23, planta baja, pabellón de Informática	Telf.: 927-257-247	Correo-e: julioba@unex.es	
	<ul style="list-style-type: none"> • Martes de 10:30 a 12:30. • Miércoles de 11:30 a 13:30. • Jueves de 9:30 a 11:30. 			

2. Objetivos/competencias de la asignatura

Objetivo principal:

- Formar al alumno en los fundamentos arquitectónicos de los computadores actuales.

<i>Relacionados con competencias académicas y disciplinares</i>	
Descripción	
1.	Conocer y comprender el concepto de modelo computacional y los distintos modelos computacionales existentes, profundizando en el modelo de von Neumann.
2.	Dominar los fundamentos de la Arquitectura e Ingeniería de Computadores, comprendiendo la estrecha interrelación entre arquitectura de computadores y tecnología de computadores.
3.	Ser capaz de analizar el rendimiento de distintas arquitecturas de computadores.
4.	Comprender y conocer el concepto de paralelismo a distintos niveles, la clasificación de las arquitecturas paralelas existentes, las técnicas paralelas básicas, y la relación entre lenguajes y arquitecturas paralelas.
5.	Manejar en profundidad las técnicas de segmentación usadas en procesadores para mejora de su rendimiento.
6.	Comprender el concepto de procesador vectorial y su modo de operación, siendo capaz de comparar el rendimiento de estos procesadores con el de los escalares.
7.	Conocer y dominar las características de los sistemas multiprocesadores actuales. Dentro de estas características son de especial interés las redes de interconexión, los mecanismos de sincronización y la organización de la memoria en multiprocesadores.
8.	Comprender y dominar el concepto de multicomputador, entendiendo las distintas redes de interconexión, los mecanismos de paso de mensajes y las estrategias de encaminamiento.

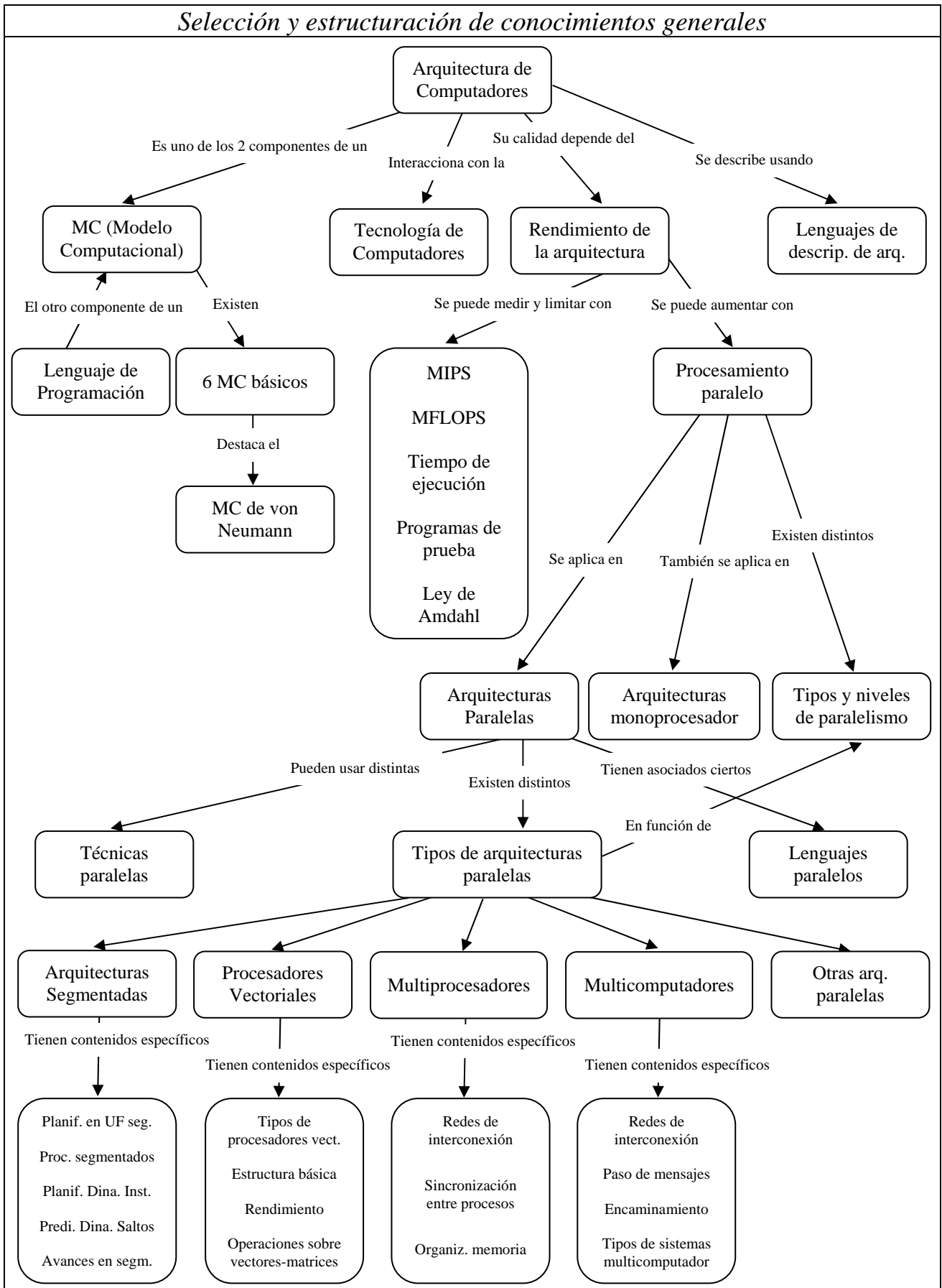
<i>Relacionados con otras competencias personales y profesionales</i>		<i>Competencias Transversales Genéricas (CG)</i>
Descripción		
9.	Ser capaz de desarrollar proyectos, relativos a Arquitectura de Computadores, de dimensiones importantes.	2, 3, 5, 7, 8, 9, 11, 12, 13, 14, 15
10.	Resolver problemas, de Arquitectura de Computadores, con creatividad y confianza en los propios conocimientos.	1, 3, 5, 7, 11, 13, 15
11.	Desarrollar habilidades de síntesis y análisis de la información, combinación de información de diversas fuentes (no sólo de fuentes en español, sino también en lengua inglesa), y gestión de un gran volumen de información. En particular, para información sobre Arquitectura de Computadores.	1, 3, 4, 5, 6, 10, 11, 15

La siguiente tabla explica con más detalle las competencias transversales genéricas -CG- (propias de muchas titulaciones) que se intentan potenciar en los alumnos que cursan la materia “Arquitectura e Ingeniería de Computadores” (AIC). Además de estas competencias, en esta materia también se potencian otras muchas competencias específicas o genéricas de la titulación.

Competencias Transversales Genéricas (CG)	
Competencia	Breve explicación
INSTRUMENTALES	
1. Capacidad de análisis y síntesis	Fundamental para el desarrollo de los problemas prácticos propuestos en la materia, e incluso para el estudio de la misma, puesto que su temario es amplio.
2. Capacidad de organización y planificación	Competencia importante para la realización de las prácticas de AIC, puesto que éstas proponen al alumno el desarrollo de diversos proyectos de dimensión importante.
3. Comunicación oral y escrita en la lengua nativa	Capacidad importante para la realización de los exámenes, y para la redacción de la documentación técnica asociada a los proyectos propuestos durante las sesiones prácticas de AIC.

4. Conocimiento de una lengua extranjera	AIC es una materia avanzada con un marcado carácter tecnológico, por lo que muchos de los mejores libros de texto únicamente se encuentran en lengua inglesa. Aunque al alumno se le ofrece en español todo el material necesario para superar la materia, lo cierto es que en alguna ocasión quizás le sea necesario acudir a estos textos en lengua inglesa.
5. Conocimientos de Informática relativos al ámbito de estudio	La relación con AIC es directa.
6. Capacidad de gestión de la información (captación y análisis de la información)	Competencia necesaria para sacar el máximo partido de las clases de teoría, el estudio del temario, etc.
7. Resolución de problemas	El examen de la materia siempre incluye diversos problemas prácticos a resolver. Otros problemas aparecen durante el desarrollo de los proyectos propuestos en las sesiones prácticas.
8. Toma de decisiones	Las prácticas de AIC están abiertas a optimizaciones/mejoras propuestas por el propio alumno. El alumno decide si presenta o no optimizaciones y cuáles. Más aún, las herramientas usadas dentro de las sesiones prácticas (p.e. Visual C++ .NET) son muy amplias, con múltiples alternativas de uso. El alumno debe decidir qué alternativas prefiere usar.
PERSONALES	
9. Trabajo en equipo	Las prácticas de la materia AIC se realizan en equipos de 2 alumnos.
SISTEMÁTICAS	
10. Razonamiento crítico	El examen de la materia siempre incluye alguna pregunta teórica que el alumno debe razonar. Esta competencia también es útil durante el estudio de la materia, sobre todo si se complementa el temario con otras fuentes de información.
11. Aprendizaje autónomo	Las prácticas de AIC proponen al alumno el desarrollo de proyectos en diversos lenguajes de programación (como VHDL o Visual C++ .NET). El alumno no tiene porqué conocer esos lenguajes, por lo que debe aprenderlos en parte de forma autónoma, aunque los profesores de la asignatura también proporcionen cierta ayuda. Por otro lado, la materia se complementa con el uso de varios simuladores, que permiten que los alumnos practiquen en casa (a su propio ritmo) los conceptos enseñados en clase.
12. Adaptación a nuevas situaciones	Como hemos comentado, las prácticas de AIC incluyen el desarrollo de proyectos en diversos lenguajes de programación (como VHDL o Visual C++ .NET). Y el alumno no tiene porqué conocer, de partida, esos lenguajes. Por tanto, se enfrenta a nuevas situaciones.
13. Creatividad	Durante las prácticas de AIC, especialmente las del 2º semestre, los alumnos deben desarrollar una aplicación visual en entorno Windows. La creatividad es una competencia importante para mejorar la interfaz de dicha aplicación. También es importante la creatividad a la hora de enfrentarse a muchos problemas prácticos.
14. Iniciativa y espíritu emprendedor	Fundamental para proponer mejoras/optimizaciones en las prácticas de la materia.
15. Motivación por la calidad	Las prácticas (tanto la aplicación desarrollada como la documentación técnica entregada) de la materia deben cumplir unos mínimos de calidad para ser aceptadas. En la misma línea se puede hablar de los exámenes de la asignatura, y en particular, de los problemas prácticos a resolver en ellos.

3. Contenidos



<i>Secuenciación de bloques temáticos y temas (programa teórico)</i>
1. Fundamentos de la Arquitectura e Ingeniería de Computadores
<p>1.1.- Concepto de modelo computacional y modelos computacionales básicos. El modelo de von Neumann y sus extensiones.</p> <p>1.2.- Concepto de Arquitectura de Computadores: Evolución e interpretación del concepto, interacción entre arquitectura y tecnología, lenguajes de descripción de arquitecturas.</p> <p>1.3.- Análisis del rendimiento de arquitecturas: Definiciones, tiempo de ejecución, MIPS y MFLOPS, programas de prueba, limitaciones del rendimiento.</p>
2. Introducción al procesamiento paralelo
<p>2.1.- Conceptos básicos.</p> <p>2.2.- Tipos y niveles de paralelismo.</p> <p>2.3.- Mecanismos de paralelismo en monoprocesadores.</p> <p>2.4.- Clasificación de las arquitecturas paralelas.</p> <p>2.5.- Técnicas paralelas básicas.</p> <p>2.6.- Relación entre lenguajes y arquitecturas paralelas.</p>
3. Segmentación
<p>3.1.- Introducción a la segmentación.</p> <p>3.2.- Planificación en unidades funcionales segmentadas.</p> <p>3.3.- Introducción a los procesadores segmentados.</p> <p>3.4.- Procesadores segmentados lineales.</p> <p>3.5.- Procesadores segmentados con unidades funcionales multiciclo.</p> <p>3.6.- Planificación dinámica de instrucciones.</p> <p>3.7.- Predicción dinámica de saltos.</p> <p>3.8.- Avances en arquitecturas segmentadas.</p>
4. Procesadores vectoriales
<p>4.1.- Tipos de procesadores vectoriales.</p> <p>4.2.- Estructura básica de los procesadores vectoriales.</p> <p>4.3.- Modelo de rendimiento: escalar y vectorial.</p> <p>4.4.- Ampliación del repertorio de instrucciones. Operaciones sobre vectores y matrices.</p>
5. Multiprocesadores
<p>5.1.- Introducción.</p> <p>5.2.- Redes de interconexión en multiprocesadores.</p> <p>5.3.- Mecanismos de sincronización entre procesos.</p> <p>5.4.- Organización de la memoria en los multiprocesadores.</p>
6. Multicomputadores
<p>6.1.- Introducción.</p> <p>6.2.- Redes de interconexión estáticas.</p> <p>6.3.- Mecanismos de paso de mensajes.</p> <p>6.4.- Estrategias de encaminamiento de mensajes.</p> <p>6.5.- Sistemas multicomputador.</p>

<i>Contenido práctico</i>
Fuertemente ligado al programa teórico explicado en cada semestre, con el objetivo de reforzar dicho programa mediante la experimentación.
PRIMER SEMESTRE
<ul style="list-style-type: none">• Modelado y simulación de un procesador segmentado sin detección de riesgos ni anticipación.• Modelado y simulación de un procesador segmentado con detección de riesgos y anticipación.
SEGUNDO SEMESTRE
<ul style="list-style-type: none">• Modelado y simulación del problema de la coherencia caché en un multiprocesador simétrico (SMP) con un sistema jerárquico de memoria basado en bus.

4. Metodologías/Actividades

<i>Actividad formativa</i>	<i>Metodología de enseñanza/aprendizaje (e/a)</i>
Coordinación y evaluación	Metodología e/a: <i>Presentación del plan docente con la clarificación de los objetivos a cumplir con cada actividad. Organización de la participación de los alumnos en las diversas tareas. Enumeración y repaso breve de los conocimientos. Pruebas individuales y exámenes escritos.</i>
Exposición verbal y aprendizaje a partir de documentos	Metodología e/a: <i>Exposición magistral de los contenidos teóricos de la asignatura y realización de ejercicios tipo relacionados con los mismos por parte del profesor. Algunos contenidos en el material/documentación de apoyo podrían estar en inglés.</i>
Discusión	Metodología e/a: <i>Supervisión (y moderación) del debate sobre determinados conceptos de la materia, ayudando a los estudiantes a analizar y a extraer conclusiones.</i>
Solución de problemas	Metodología e/a: <i>Resolución de problemas por parte de los alumnos, así como corrección y discusión de problemas realizados por los alumnos previamente con la supervisión del profesor.</i>
Aplicación práctica y observación dirigida	Metodología e/a: <i>Realización por parte del alumno de simulaciones y montajes experimentales, así como aplicaciones software. Obtención de datos, interpretación de los mismos así como, en algunos casos, la elaboración de un informe.</i>
Diseño de proyectos o trabajos de investigación	Metodología e/a: <i>Recogida, análisis y síntesis de información. Resolución de problemas prácticos o ejecución de procedimientos. Implementación de proyectos de programación. Elaboración final de un informe a defender. Presentación oral de dicho informe. Trabajo en grupo.</i>
Actividades no presenciales (aprendizaje autónomo)	Metodología e/a: <i>Estudio, comprensión y desarrollo de los contenidos teóricos explicados en clase. Resolución de problemas prácticos planteados, para la posterior discusión y corrección en los seminarios o laboratorios. Desarrollo de proyectos o trabajos de investigación.</i>

5. Requisitos/Recomendaciones

<i>Interrelación</i>		
<i>Requisitos</i>	<i>Temas</i>	<i>Procedencia</i>
Los alumnos deben poseer amplios conocimientos sobre Estructura de Computadores para la correcta comprensión de cualquiera de los temas de la materia AIC. Estos conceptos fueron explicados en la asignatura “Estructura de Computadores”, que deberían tener aprobada	Para todos los temas	Estructura de Computadores (2º de Ingeniería en Informática)

<i>Recomendaciones</i>
Además, son deseables conocimientos de nivel avanzado sobre la materia programación (según fueron explicados en los cursos anteriores de la titulación).

6. Evaluación

La materia está dividida en dos partes: teoría y prácticas (seminario-laboratorio); que deben aprobarse por separado.

TEORÍA

- Se realizan dos exámenes parciales (febrero y mayo) eliminatorios y un final (junio).
- El alumno que no supere en junio la asignatura se examinará de toda la materia en la convocatoria de septiembre.

PRÁCTICAS

- Se realizan diversas prácticas a lo largo de todo el curso.
- Las prácticas tienen carácter obligatorio.
- El alumno debe superar una prueba relacionada con las prácticas realizadas en cada semestre.
- Para aprobar la asignatura es indispensable tener aprobadas las prácticas.
- Si la nota de prácticas es igual o superior al notable servirá para redondear hacia arriba la nota alcanzada en el examen de teoría.

<i>Criterios de evaluación</i>	<i>Vinculación</i>
Descripción	Objetivo
1. Demostrar la adquisición, comprensión y dominio de los principales conceptos de la materia.	1-8, 11
2. Resolver problemas aplicando conocimientos teóricos y basándose en resultados experimentales.	1-3, 5-8, 10
3. Desarrollar y defender adecuadamente un proyecto relativo al temario del primer semestre.	1, 2, 3, 4, 5, 9
4. Desarrollar y defender adecuadamente un proyecto relativo al temario del segundo semestre.	2, 3, 4, 6, 7, 8, 9

<i>Actividades e instrumentos de evaluación</i>	
Seminario-Laboratorio	<ul style="list-style-type: none"> • Para cada proyecto se evaluará la calidad de la documentación técnica entregada (memoria del proyecto junto con la aplicación en sí). • Además, para cada proyecto el alumno también debe realizar una prueba de ejecución (defensa del proyecto ante ciertas situaciones prácticas delante del ordenador), demostrando el conocimiento y dominio del proyecto desarrollado. • Será necesario tener aprobados ambos proyectos (las prácticas) para aprobar la materia.
Grupo grande (Teoría, Examen final)	<ul style="list-style-type: none"> • Prueba de desarrollo escrito y resolución de problemas. Para cada semestre incluirá 1 pregunta teórica y 3 problemas. • La pregunta teórica permite valorar la adquisición, comprensión y dominio de los conceptos. Los problemas evalúan la correcta aplicación de estos conceptos, de forma creativa y segura, a supuestos de carácter práctico.

7. Bibliografía

<i>Bibliografía de apoyo seleccionada</i>
<p>[CUL99] Culler-Singh. “<i>Parallel Computer Architecture</i>”. Morgan Kaufmann, 1999.</p> <p>[HEN06] Hennessy-Patterson. “<i>Computer Architecture: A Quantitative Approach</i>”. Morgan Kaufmann, 4ª edición, 2006.</p> <p>[HWA93] Hwang. “<i>Advanced Computer Architecture: Parallelism, Scalability, Programmability</i>”. McGraw-Hill, 1993.</p> <p>[SIM98] Sima-Fountain-Kacsuk. “<i>Advanced Computer Architecture: A Design Space Approach</i>”. Addison-Wesley, 1998.</p> <p>[ZAR96] Zargham. “<i>Computer Architecture: Single and Parallel Systems</i>”. Prentice Hall, 1996.</p>
<i>Bibliografía o documentación de lectura obligatoria</i>
<ul style="list-style-type: none"> • Resumen de cada uno de los temas (elaborado por los profesores). • Relación de problemas de cada tema (elaborada por los profesores). • Enunciados de prácticas donde se describen los distintos proyectos de Seminario-Laboratorio a realizar (elaborados por los profesores).
<i>Recursos didácticos</i>
<ul style="list-style-type: none"> • Aula virtual de la materia (descarga de materiales, agenda del estudiante, foros, noticias, etc.): http://campusvirtual.unex.es/zonaux/avux/course/view.php?id=5043 • Sitio web del simulador PipeSim (útil para el “Tema 3. Segmentación”): http://arco.unex.es/pipesim • Sitio web del simulador PDIWeb (útil para el “Tema 3. Segmentación”): http://arco.unex.es/pdiweb • Sitio web del simulador SMPCache (útil para el “Tema 5. Multiprocesadores” y para el proyecto de Seminario-Laboratorio del 2º semestre): http://arco.unex.es/smpcache
<i>Bibliografía o documentación de ampliación, sitios web...</i>
<ul style="list-style-type: none"> • Relación de problemas de examen (elaborada por los profesores). • [HOC92] Hockney-Jesshope. “<i>Parallel Computers 2: Architecture, Programming and Algorithms</i>”. Adam Hilger, 2ª edición, 1992. • [ORT05] Ortega-Anguila-Prieto. “<i>Arquitectura de Computadores</i>”. Thomson-Paraninfo, 2005. • [PAP02] Pappas-Murray. “<i>Visual C++ .NET. Manual de Referencia</i>”. Osborne, McGraw-Hill, 2002. • [STA10] Stallings. “<i>Computer Organization & Architecture: Designing for Performance</i>”. Prentice-Hall, 8ª edición, 2010. • [TER97] Terés-Torroja-Olcoz-Villar. “<i>VHDL Lenguaje Estándar de Diseño Electrónico</i>”. McGraw-Hill, 1997. • <i>WWW Computer Architecture Page</i>. University of Wisconsin-Madison, University of Pennsylvania, University of Texas at Austin, EE.UU.: http://arch-www.cs.wisc.edu • <i>Computer Architecture Directory</i>. Antonio Cañas Vargas, Universidad de Granada, España: http://atc.ugr.es/~acanas/cad • <i>TOP500 Supercomputer Sites</i>. University of Mannheim, University of Tennessee, NERSC/LBNL, Alemania y EE.UU.: http://www.top500.org • <i>The Green500 Energy-Efficient Supercomputer List</i>: http://www.green500.org • Sitios web de los distintos libros recomendados en la asignatura.

8. Otras consideraciones metodológicas

Recursos y metodología de trabajo en las actividades presenciales

Los alumnos contarán con un resumen de cada tema, que podrán completar durante la explicación del profesor. Los estudiantes deberán realizar en casa una lectura previa del resumen de cada tema (actividad no presencial), antes de que éste sea explicado. De esta forma, partirán con una base mínima cuando se den las clases teóricas, facilitando así su comprensión y una mayor participación de los alumnos durante la explicación. Tras la explicación de un tema, los alumnos deberán realizar en casa una lectura de lo explicado (actividad no presencial), afianzando definitivamente todos los conceptos.

Los alumnos también contarán con la relación de problemas de cada tema. Es importante que la lleven a clase, puesto que los enunciados de los problemas no se dictarán, únicamente se leerán. El profesor informará con tiempo de los siguientes problemas a realizar en clase, por lo que será de interés que los alumnos intenten resolverlos antes en casa. Tras la resolución de cada problema en clase, los alumnos deberán repasarlos en casa (actividad no presencial), para afianzar todos los conceptos.

Si durante el repaso en casa algún concepto no quedara claro, existiendo algún tipo de duda, los alumnos deberán preguntarla al principio de la siguiente clase o en horas de tutoría, lo antes posible.

Finalmente, los alumnos contarán con varios recursos didácticos que facilitarán la adquisición de los conocimientos: aula virtual de la asignatura (para descarga de materiales, agenda del estudiante, foros, noticias, etc.), sitios web de los simuladores PipeSim y PDIWeb (útiles en el “Tema 3. Segmentación”), sitio web del simulador SMPCache (útil en el “Tema 5. Multiprocesadores”), ...

Recursos y metodología de trabajo en las actividades semi-presenciales y no presenciales

En las actividades de Seminario-Laboratorio los alumnos deben desarrollar diversos proyectos, relacionados con Arquitectura de Computadores, de dimensión importante. Los estudiantes contarán con enunciados de prácticas donde se describirán en detalle los distintos proyectos a realizar.

Durante las horas presenciales de Seminario-Laboratorio se explicarán dichos enunciados y se ayudará al alumno en todo lo necesario para poder desarrollar los proyectos. Debido a las dimensiones de los proyectos, no será posible desarrollarlos contando únicamente con las horas presenciales, por lo que parte del trabajo deberán realizarlo en casa (actividad no presencial).

Ante cualquier duda, los alumnos deberán preguntarla al principio de la siguiente clase de Seminario-Laboratorio o en horas de tutoría, lo antes posible.

Los proyectos serán realizados en grupos de 2 alumnos.

Finalmente, indicar que los alumnos contarán con varios recursos didácticos que facilitarán la realización de las actividades semi-presenciales y no presenciales: aula virtual de la asignatura (para descarga de materiales, agenda del estudiante, foros, noticias, etc.), sitio web del simulador SMPCache (útil para el desarrollo del proyecto durante el segundo semestre), ...

Horas de estudio recomendadas

- 60 horas de teoría presenciales.
- 30 horas de prácticas presenciales.
- 115 horas no presenciales.

Normas

- El alumno debe entregar una ficha al comienzo del curso, o incluir su fotografía y datos relevantes en el campus virtual de la UEx.
- La convocatoria del examen de teoría la fija el Centro. El profesor fija la hora del examen.

9. Agenda del estudiante

<i>Agenda del estudiante de la asignatura “Arquitectura e Ingeniería de Computadores” de 4º curso de la titulación de Ingeniero en Informática</i>								
<i>Semestre 1 (semanas)</i>	<i>Actividad de Grupo Grande</i>	<i>Activ. de Seminario-Lab.</i>	<i>Activ. de Tutoría-ECTS</i>	<i>Actividades no presenciales</i>	<i>Total horas</i>	<i>Evaluación</i>	<i>Contenidos (temas)</i>	<i>Observaciones</i>
1 (26-30 sep.)	2 horas	1 hora	---	1,5 horas	4,5	---	Presentación, apartados 1.1 y 1.2	Comienza 1ª práctica y teoría 1º semestre
2 (3-7 oct.)	2 horas	1 hora	---	2 horas	5	---	Apartados 1.2 y 1.3, y problemas	---
3 (10-14 oct.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 1.3 y problemas	---
4 (17-21 oct.)	2 horas	1 hora	---	2 horas	5	---	Apdo 2.1 y 2.2, y prob.	---
5 (24-28 oct.)	2 horas	1 hora	---	2 horas	5	---	Apartados 2.3 al 2.6	---
6 (1-4 nov.)	2 horas	1 hora	---	2 horas	5	---	Apdo 3.1 y 3.2, y prob.	---
7 (7-11 nov.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 3.2 y problemas	---
8 (14-18 nov.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 3.2 y problemas	---
9 (21-25 nov.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 3.2 y problemas	---
10 (28-2 dic.)	2 horas	1 hora	---	2 horas	5	---	Apdo 3.3 y 3.4, y prob.	---
11 (5-9 dic.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 3.4 y problemas	---
12 (12-16 dic.)	2 horas	1 hora	---	2 horas	5	---	Aptdo. 3.4 y problemas	---
13 (19-21 dic.)	2 horas	1 hora	---	2 horas	5	---	Apartados 3.5 y 3.6	---
14 (9-12 ene.)	2 horas	2 horas (1 hora prácticas + 1 hora de evaluación)	---	3 horas	7	Seminario-Lab. 1º semestre	Apartado 3.6	Finaliza la 1ª práctica y se evalúa
15 (16-20 ene.)	---	---	---	---	---	---	---	---
16 (23-26 ene.)	---	---	---	---	---	---	---	---
17 (30-3 feb.)	---	---	---	---	---	---	---	---
18 (6-10 feb.)	2 horas	---	---	8 horas (1 hora + 7 horas de estudio examen teoría)	10	---	Apdo 3.7 y 3.8, y prob.	Finaliza la teoría del primer semestre
<i>Semestre 2 (semanas)</i>	<i>Actividad de Grupo Grande</i>	<i>Activ. de Seminario-Lab.</i>	<i>Activ. de Tutoría-ECTS</i>	<i>Actividades no presenciales</i>	<i>Total horas</i>	<i>Evaluación</i>	<i>Contenidos (temas)</i>	<i>Observaciones</i>
1 (13-17 feb.)	2 horas	1 hora	---	10 horas (3 horas + 7 horas estudio exam teoría)	13	---	Aptdo. 4.1 y problemas	Comienza 2ª práctica y teoría 2º semestre
2 (20-24 feb.)	2 horas	1 hora	---	11,5 horas (3 horas + 8,5 horas estudio exam teoría)	14,5	---	Aptdo. 4.2 y problemas	---
3 (27-2 mar.)	4 horas (2 horas de clase + 2 horas de examen)	1 hora	---	3 horas	8	Grupo Grande 1º semestre	Aptdo. 4.3 y problemas	Evaluación de teoría del 1º semestre
4 (5-9 mar.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 4.4 y problemas	---
5 (12-16 mar.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.1 y problemas	---
6 (19-23 mar.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.2 y problemas	---
7 (26-30 mar.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.2 y problemas	---
8 (10-13 abr.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.3 y problemas	---
9 (16-20 abr.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.4 y problemas	---
10 (23-27 abr.)	2 horas	1 hora	---	3 horas	6	---	Aptdo. 5.4 y problemas	---
11 (30-4 may.)	2 horas	1 hora	---	3 horas	6	---	Apdo 6.1 y 6.2, y prob.	---
12 (7-11 may.)	2 horas	1 hora	---	3 horas	6	---	Apdo 6.3 y 6.4, y prob.	---
13 (14-18 may.)	2 horas	1 hora	---	3 horas	6	---	Apdo 6.5, y prob.	---
14 (21-25 may.)	1 hora	2 horas de evaluación	---	7,5 horas (0,5 horas + 7 de estudio examen teoría)	10,5	Seminario-Lab. 2º semestre	Problemas	Finaliza la 2ª práctica y se evalúa. Finaliza la teoría 2º semestre
15 (28-1 jun.)	---	---	---	7 horas de estudio exam.	7	---	---	---
16 (4-8 jun.)	---	---	---	8,5 horas de estudio exam.	8,5	---	---	---
17 (11-15 jun.)	2 horas de examen	---	---	---	2	Grupo Grande 2º semestre	---	Evaluación de teoría del 2º semestre
18 (18-22 jun.)	---	---	---	---	---	---	---	---

10. Horario de reserva de espacios físicos

PRIMER SEMESTRE

Hora	Lunes	Martes	Miércoles	Jueves	Viernes
9:30-10:30			Sem.-Lab. (Grupo 1) [Laboratorio 2]		
10:30-11:30			Sem.-Lab. (Grupo 2) [Laboratorio 2]		
11:30-12:30				Sem.-Lab. (Grupo 3) [Laboratorio 2]	
12:30-13:30				Sem.-Lab. (Grupo 4) [Laboratorio 2]	
16:30-17:30			Grupo Grande [Aula I.5]	Grupo Grande [Aula I.5]	

SEGUNDO SEMESTRE

Hora	Lunes	Martes	Miércoles	Jueves	Viernes
9:30-10:30		Sem.-Lab. (Grupo 1) [Sala Norba-1]		Sem.-Lab. (Grupo 3) [Sala Norba-1]	
10:30-11:30		Sem.-Lab. (Grupo 2) [Sala Norba-1]		Sem.-Lab. (Grupo 4) [Sala Norba-1]	
16:30-17:30			Grupo Grande [Aula I.5]	Grupo Grande [Aula I.5]	

ⁱ Se ha supuesto una única convocatoria tanto para los dos exámenes de teoría (Grupo Grande) como para los dos exámenes de Seminario-Laboratorio. Si el número de convocatorias aumentara también lo haría el número de horas necesarias.